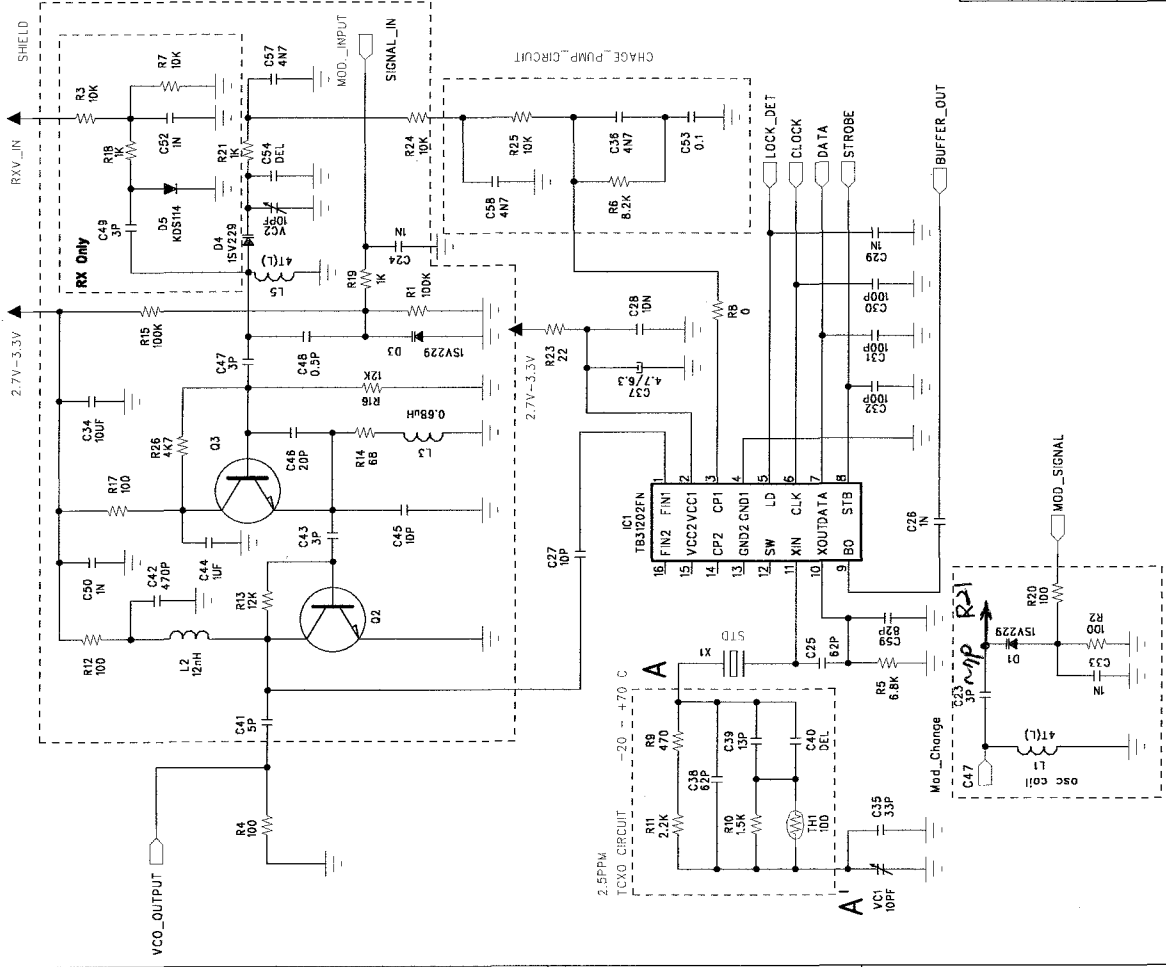


400Mhz VCO (2.5ppm) CIRCUIT DIAGRAMS



간단한설명

- Q3의 발진부와 Q2의 Buffer로된 가장 흔히 사용되는 회로의 예입니다
Q2,Q3는 NEC의 2SC3356, Philips사의 BFQ67,BRF520 등 일반 400Mhz대의 것 어느것이나 가능 합니다
- 2.5ppm -20도에서 +70도 까지의 TCXO 설계형인데 10ppm 이상에서는 불필요 합니다 불필요시 A-A'를 연결
이 정수는 어디나 통하는 것이 아니고 X1에 맞도록실험이 필요 합니다
- I.5가 고정코일이 아닌 Spring coil이면 Vc2가 불필요 합니다
- D5는 RX시 주파수를 IF주파수만큼 낮추기 위한 것 고정주파수시 불요
- PLL IC TB31202는 Toshiba의 Dual Pll IC로서 어느PLL IC나 OK
- 변조회로가 분리 되었으나 아래 집선그림으로 바꾸면 1개로됨
- Q3의 Bias가 깊게 걸렸는데 R26,R16 모두 10K-Ohm정도 이면 됩니다
- Charge_Pump회로중 C53을 크게 하는 것이 좋습니다
C36을 삭제하면 Locking시 Damping이 길어지므로 삭제 불가능
PLL은 X1 STD와 C27입력을 비교 하므로 이론상 S/N은 -40DB 입니다
- I.3는 삭제해도 됩니다 400Mhz 데에서는 별 문제 없습니다
- R13은 VCO_OUTPUT이 요구하는 전압이 허용하는 고지항 사용권장

file=y_vco

DRAWN:	DATED:	TITLE:	CODE:	SIZE:	DRAWING NO:	REV:
CHECKED:	DATED:					
QUALITY CONTROL:	DATED:					
RELEASED:	DATED:					
SCALE:						SHEET 1 OF 4